Richtkoppler in Koaxialleitungstechnik

Die Erfindung betrifft einen Richtkoppler in Koaxialleitungstechnik.

5

10

Richtkoppler werden in der Hochfrequenztechnik zur getrennten Messung von hin- und rücklaufender Welle in einer Leitung verwendet. In Endstufen von Verstärkern werden Richtkoppler z. B. zur Messung des Stehwellen-Verhältnisses eingesetzt. Hierbei wird schwerpunktmäßig ein Richtkoppler in Koaxialleitungstechnik verwendet.

Ein derartiger Richtkoppler in Koaxialleitungstechnik ist z. B. in der US 5,926,076 beschrieben. Der Richtkoppler 15 besteht hierbei aus einer Koaxialleitung mit Innenleiter, den Innenleiter geführten einem · um hohlzylindrischen Dielektrikum und einem am Mantel des hohlzylindrischen Dielektrikums aufgebrachten hohlzylindrischen Außenleiter und einer Leiterplatte, auf 20 im wesentlichen die beiden Auskoppeleinheiten des sind. aufgebracht Koaxialleitung Richtkoppler Leiterplatte mit Auskoppeleinheiten sind in einem einstellbaren Abstand zueinander in einem Gehäuse . angeordnet.

25

30

Nachteilig an dieser Anordnung ist der vergleichsweise hohe Aufwand hinsichtlich einer mechanischen und auch elektrischen Verbindung zwischen der Koaxialleitung und den beiden Auskoppeleinheiten sowie deren Anschlüsse über eine gemeinsame Beabstandung, Befestigung und Lagerung in einem gemeinsamen Gehäuse. Auch die gezielte und effiziente Abführung von entstandener Wärme aus der Richtkopplerschaltung mittels Widerständen und Hitzeableitungsschienen ist vergleichsweise aufwendig gestaltet.

35

Der Erfindung liegt daher die Aufgabe zugrunde, einen Richtkoppler in Koaxialleitungstechnik zu schaffen, bei dem die mechanische und auch elektrische Verbindung zwischen der Koaxialleitung und den Anschlüssen des

Richtkopplers, insbesondere den Auskoppelanschlüssen, unter minimalem zusätzlichem gerätetechnischem Aufwand realisiert ist.

2

Die Aufgabe der Erfindung wird durch einen Richtkoppler in Koaxialleitungstechnik mit den Merkmalen des Anspruches 1 gelöst.

Die elektrische Verbindung zwischen dem Innen- und 10 Außenleiter der Koaxialleitung und den einzelnen Anschlüssen des Richtkopplers erfolgt am Ein- und Ausgang der Koaxialleitung über jeweils ein Widerstandsnetzwerk.

Die mechanische Verbindung zwischen der Koaxialleitung und den einzelnen Anschlüssen des Richtkopplers, die auf einer 15 planaren Leiterplatte positioniert sind, wird dadurch realisiert, dass die Koaxialleitung z. B. halbringförmig oder U-förmig gebogen ausgeführt ist und somit mit ihren beiden Anschlußflächen parallel zur planaren Leiterplatte ausgerichtet ist und somit über Verbindungsleitungen bzw. 20 Widerstände, die zu den obengenannten Widerstandsnetzwerken gehören, eine vergleichsweise einfache mechanische Innen- und Außenleiter Verbindung zwischen dem Koaxialleitung und den Anschlüssen des Richtkopplers verwirklicht wird. 25

Eine derart realisierte elektrische und mechanische Verbindung zwischen einer Koaxialleitung und den Anschlüssen eines Richtkopplers stellt eine hinsichtlich Material- und Fertigungsaufwand kostenminimierte Lösung dar.

30

35

Vorteilhafte Ausgestaltungen der Erfindung sind in den abhängigen Ansprüchen angegeben.

Die planare Leiterplatte kann in SMD-Technologie ausgeführt sein. Insbesondere die Anordnung der Widerstände der beiden Widerstandsnetzwerke, die an den beiden Enden der Koaxialleitung die Schirmung und damit

den Außenleiter der Koaxialleitung auf Massepotenzial führen, sind für die Richtkopplercharakteristik ganz entscheidend und können so relativ flexibel angeordnet werden.

5

Durch Bestückung der Koaxialleitung mit Ferriten erreicht man eine nutzbare Charakteristik des Richtkopplers über mehrere Oktaven.

- 10 Die Ausführungsform der Erfindung wird in der Zeichnung dargestellt und wird nachfolgend näher beschrieben. Es zeigen:
- Fig. 1 ein Schaltungsdiagramm eines erfindungsgemäßen Richtkopplers in Koaxialleitungstechnik;
 - Fig. 2 eine Seitenansicht eines erfindungsgemäßen Richtkopplers in Koaxialleitungstechnik und

20

30

- Fig. 3 eine Draufsicht eines erfindungsgemäßen Richtkopplers in Koaxialleitungstechnik.
- Der erfindungsgemäßen Richtkoppler in Koaxialleitungs-25 technik wird in seiner Ausführungsform nachfolgend unter Bezugnahme auf Fig. 1 bis Fig. 3 beschrieben.

Der erfindungsgemäße Richtkoppler in Koaxialleitungstechnik umfaßt gemäß Fig. 1 im wesentlichen eine Koaxialleitung 1, die aus einem Innenleiter 2 und über ein Dielektrikum getrennt aus einem Außenleiter 3 besteht. Die Koaxialleitung 1 ist an ihrem Außenmantel von mehreren aneinander gereihten Ferritkernringen 4 umgeben.

Die Koaxialleitung 1 ist an ihrer ersten Anschlußfläche 8 mit den ersten Anschluß 5 und dem ersten Auskoppelanschluß 6 des Richtkoppler über ein erstes Widerstandsnetzwerk 7 und an ihrer zweiten Anschlußfläche 9 mit dem zweiten Anschluß 10 und dem zweiten Auskoppelanschluß 11 über ein

zum ersten Widerstandsnetzwerk 7 symmetrisches zweites Widerstandsnetzwerk 12 verbunden.

Das erste Widerstandnetzwerk 7 besteht aus einer Serien-5 schaltung eines Widerstandes R, und R, in der Verbindungsleitung 73 zwischen dem ersten Anschluß 5 und dem ersten Auskoppelanschluß 6 und einem Widerstand R74 in der Verbindungsleitung 75 zwischen dem Außenleiter 3 Koaxialleitung 1 und dem ersten Auskoppelanschluß 6 sowie einer direkten Verbindungsleitung 76 zwischen Innenleiter 2 der Koaxialleitung 1 und den ersten Anschluß 5.

10

30

35

Das zweite Widerstandnetzwerk 12 besteht symmetrisch zum ersten Widerstandsnetzwerk 7 aus einer Serienschaltung 15 eines Widerstandes R_{121} und R_{122} in der Verbindungsleitung 123 zwischen dem zweiten Anschluß 10 und den zweiten Auskoppelanschluß 11 und einem Widerstand R_{124} in der Verbindungsleitung 125 zwischen dem Außenleiter 3 der 20 Koaxialleitung 1 und den zweiten Auskoppelanschluß 11 sowie einer direkten Verbindungsleitung 126 zwischen den Innenleiter 2 der Koaxialleitung 1 und dem Anschluß 10.

Der Außenleiter 3 ist an der ersten Anschlußfläche 8 der 25 Koaxialleitung 1 mit einem dritten Widerstandsnetzwerk 13 auf Massepotenzial geführt. Das dritte Widerstandsnetzwerk 13 besteht aus einer Parallelschaltung von mehreren niederohmigen Widerständen R_{131} , R_{132} , R_{133} , , $R_{13(n-1)}$, R_{13n} .

Der Außenleiter 3 an der zweiten Anschlußfläche 9 der Koaxialleitung 1 ist mit einem vierten Widerstandsnetzwerk symmetrisch zum dritten vollkommen 14, das Widerstandsnetzwerk 13 ausgeführt ist, auf Massepotenzial geführt. Das vierte Widerstandnetzwerk 14 besteht demnach aus einer Parallelschaltung von mehreren niederohmigen Widerständen R_{141} , R_{142} , R_{143} , ..., $R_{14(n-1)}$, R_{14n} .

Die Widerstände R_{71} , R_{72} und R_{74} des ersten Widerstands netzwerkes 7 und die Widerstände R_{121} , R_{122} , R_{124} des zweiten Widerstandsnetzwerkes 12 sind höherohmig ausgelegt als die niederohmigen Widerstände R_{131}, \ldots, R_{13n} des dritten Widerstandsnetzwerkes 13 und die niederohmigen Widerstände R_{141}, \ldots, R_{14n} des vierten Widerstandsnetzwerkes 14.

5

In der Seitenansicht in Fig. 2 sowie in der Draufsicht in Fig. 3 des erfindungsgemäßen Richtkopplers in Koaxialleitungstechnik ist die halb ringförmige bzw. U-förmige Gestaltung der Koaxialleitung 1 erkennbar. Die Verbiegung der ursprünglich linearen Koaxialleitung 1 in die ringförmige bzw. U-förmige Gestaltung gemäß Fig. 2 bzw. Fig. 3 ist durch den Einsatz der Semi-Rigid-Technologie beim Innenleiter 2, Dielektrikum und Außenseiter 3 der Koaxialleitung 1 möglich.

Aus Fig. 2 bzw. Fig. 3 ist ebenfalls die kegelförmige Widerstände Anordnung der R_{131}, \ldots, R_{13n} des Widerstandsnetzwerkes 13 bzw. der Widerstände R₁₄₁,..., R_{14n} vierten Widerstandsnetzwerkes zwischen 14 Außenleiter 3 der Koaxialleitung 1 und der planaren Leiterplatte 15 erkennbar, die den ersten und zweiten Anschluß 5 und 10 bzw. den ersten und Auskoppelanschluß 6 und 11 weitere Bauelemente, die z. B. SMD-Technik angeordnet sind, enthält. Sämtliche Widerstände R_{131}, \ldots, R_{13n} sowie R_{141}, \ldots, R_{14n} sind, wie aus Fig. 2 bzw. Fig. 3 ersichtlich ist, auf die Leiterplatte aufgelötet.

30

20

In Fig. 2 ist schließlich auch die Verbindungsleitung 76 bzw. 126 vom Innenleiter 2 der Koaxialleitung zum ersten Anschluß 5 bzw. zum zweiten Anschluß 10 des Richtkopplers sowie der ebenfalls in konventioneller Technik ausgeführte Widerstand R_{74} des ersten Widerstandsnetzwerkes 7 bzw. der Widerstand R_{124} des zweiten Widerstandsnetzwerkes 12, die beide in die kegelförmige Anordnung der Widerstände R_{131}, \ldots, R_{13n} des dritten Widerstandsnetzwerkes 13 bzw. der

Widerstände R_{141}, \ldots, R_{14n} des vierten Widerstandsnetzwerkes 14 eingereiht sind, zu erkennen.

In der Draufsicht in Fig. 3 sind schließlich die Widerstände R_{71} und R_{72} des ersten Widerstandsnetzwerkes 7 und die Widerstände R_{121} und R_{122} des zweiten Widerstandsnetzwerkes 12 erkennbar, die auch in konventioneller Technik ausgeführt und auf der planaren Leiterplatte 15, die im Ausführungsbeispiel in SMD-Technologie realisiert ist, aufgelötet sind.

Die Topologie des ersten, zweiten, dritten und vierten Widerstandsnetzwerkes 7, 12, ·13 und 14, die geeignete Parametrierung der dazugehörigen Widerstände R_{71} , R_{72} , R_{74} , R_{121} , R_{122} , R_{124} und R_{131} ,..., R_{13n} sowie R_{141} ,..., R_{14n} und die räumliche Anordnung insbesondere der Widerstände R74, R124, R_{131}, \dots, R_{13n} und R_{141}, \dots, R_{14n} legen die Richtschärfe und des Richtkopplers Koppeldämpfung fest. qeeignete Wahl von Topologie, Parametrierung und räumlicher Anordnung der Widerstände kann dafür gesorgt werden, dass am ersten Auskoppelanschluß 6 eine konstruktive positive Überlagerung aus den zwischen erstem Anschluß 5 und erster Anschlußfläche 8 der Koaxialleitung 1 hin- und rücklaufenden Wellen ausgekoppelt wird, und am zweiten Auskoppelanschluß 11 eine gegenseitige Auslöschung der beiden Wellen, die aus den zwischen zweiten Anschluß 10 und zweiter Anschlußfläche 9 der Koaxialleitung 1 hin- und rücklaufenden Wellen ausgekoppelt werden, verwirklicht wird.

30

10

15

20

25

Auf diese Weise läßt sich ein breitbandiger Richtkoppler ohne hohen Aufwand für Anwendungen insbesondere bei breitbandigen Verstärkern, beispielsweise zwischen 30 und 500 MHz, realisieren.

35

Die Erfindung ist nicht auf das dargestellte Ausführungsbeispiel beschränkt. Die beschriebenen Elemente sind im Rahmen der Erfindung beliebig miteinander kombinierbar.

Ansprüche-

5

10

- 1. Richtkoppler mit
- einem ersten Anschluß (5) zum Ein- oder Ausspeisen einer Welle und einem ersten Auskoppelanschluß (6) zum Auskoppeln einer gekoppelten Welle, die beide über ein erstes Netzwerk (7) mit dem Innenleiter (2) und dem Außenleiter (3) einer Koaxialleitung (3) an dessen erster Anschlußfläche (8) verbunden sind, und einem zweiten Anschluß (10) zum Ein- oder Ausspeisen der
- vom ersten Anschluß (5) ein- oder ausgespeisten Welle und
 einem zweiten Auskoppelanschluß (11) zum Auskoppeln einer gekoppelten Welle, die beide über ein zweites Netzwerk
 (12) mit dem Innenleiter (2) und dem Außenleiter (3) der Koaxialleitung (1) an dessen zweiter Anschlußfläche (9) verbunden sind,
- wobei die Koaxialleitung (1) derart gebogen ist, daß ihre erste und zweite Anschlußfläche (8, 9) im wesentlichen parallel zu einer planaren Leiterplatte (15) ausgerichtet ist, die den ersten Anschluß (5), den zweiten Anschluß (10), den ersten Auskoppelanschluß (6) und/oder zweiten Auskoppelanschluß (11) beinhaltet.
 - 2. Richtkoppler nach Anschluß 1, dadurch gekennzeichnet,

daß das erste Netzwerk (7) und das zweite Netzwerk (12) 30 jeweils ein Widerstandsnetzwerk ist.

- 3. Richtkoppler nach Anspruch 1 oder 2, dadurch gekennzeichnet,
- daß der Außenleiter (3) der Koaxialleitung (1) an der ersten Anschlußfläche (8) über ein drittes niederohmiges Widerstandsnetzwerk (13) und an der zweiten Anschlußfläche (9) über ein viertes niederohmiges Widerstandsnetzwerk (14) auf Massepotential geführt ist.

4. Richtkoppler nach einem der Ansprüche 1 bis 3, dadurch gekennzeichnet,

daß die Koaxialleitung (1) halbringförmig oder U-förmig gebogen ist.

5

5. Richtkoppler nach Anspruch 4, dadurch gekennzeichnet,

daß die halbringförmige oder U-förmige Koaxialleitung (1) an der ersten Anschlußfläche (8) mit ihrem Innenleiter (2)

- 10 über einen Verbindungsleiter (76) und mit ihrem Außenleiter (3) über kegelförmig angeordnete Widerstände (R₇₄, R₁₃₁,...,R_{13n}) des ersten und/oder dritten Widerstandsnetzwerkes (7, 13) und an der zweiten Anschlußfläche (9) mit ihrem Innenleiter (2) über einen Verbindungsleiter
- 15 (126) und mit ihrem Außenleiter (3) über kegelförmig angeordnete Widerstände (R₁₂₄, R₁₄₁,...,R_{14n}) des zweiten und/oder vierten Widerstandsnetzwerkes (12, 14) mit der planaren Leiterplatte (15) mechanisch und elektrisch verbunden ist.

20

6. Richtkoppler nach einem der Ansprüche 1 bis 5, dadurch gekennzeichnet,

daß zumindest ein Ferritring (4) aus einem Ferrit-Material die Koaxialleitung (1) umschließt.

25

7. Richtkoppler nach Anspruch 6, dadurch gekennzeichnet,

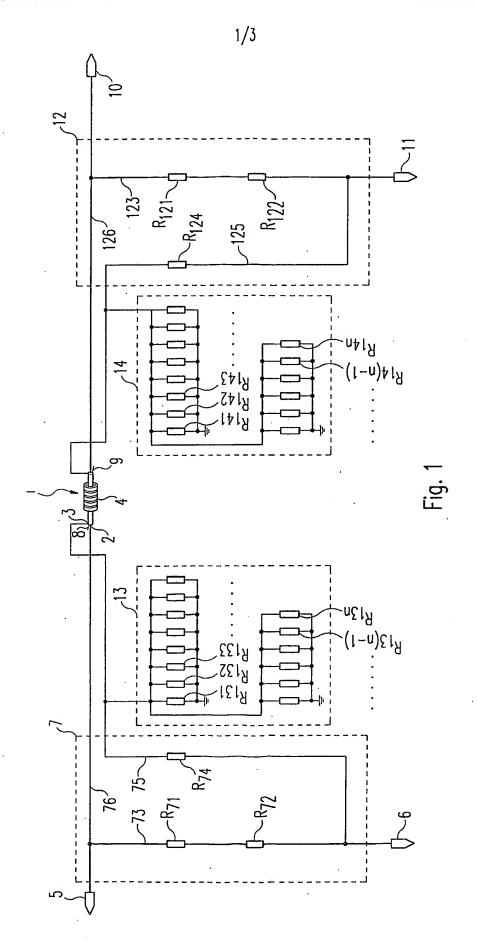
daß mehrere aneinander gereihte Ferritringe (4) die Koaxialleitung (1) ummanteln.

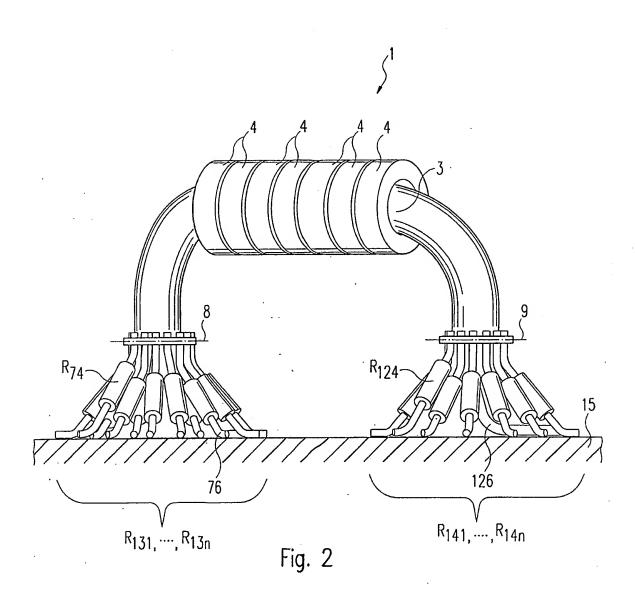
30

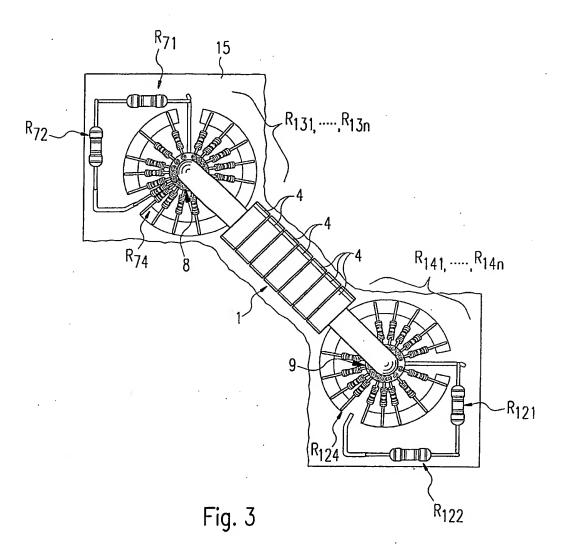
8. Richtkoppler nach einem der Ansprüche 1 bis 7, dadurch gekennzeichnet,

daß die Widerstände (R_{71} , R_{72} , R_{74} , R_{121} , R_{122} , R_{124} , R_{131} , ..., R_{13n} , R_{141} , ..., R_{14n}) der Widerstandsnetzwerke (7, 12,

35 13, 14) in SMD-Technik auf die planare Leiterplatte (15) aufgelötete Bauelemente sind.







INTERNATIONAL SEARCH REPORT

International Application No

		₹T/EP20	04/012146
A. CLASSII IPC 7	FICATION OF SUBJECT MATTER H01P5/18		
According to	International Patent Classification (IPC) or to both national dassifica	tion and IPC	
B. FIELDS	SEARCHED		
Minimum do IPC 7	cumentation searched (classification system followed by classification HO1P HO3H HO3F	on symbols)	
110 7			
Documentat	ion searched other than minimum documentation to the extent that so	uch documents are included in the fields	searched
Electronic de	ate base consulted during the International search (name of data base	se and, where practical, search terms us	ed)
EPO-In	ternal, PAJ, INSPEC, WPI Data		
C. DOCUME	ENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of document, with indication, where appropriate, of the rele	evani passages	Refevant to claim No.
А	US 5 148 132 A (CHAPELL ET AL)		1
	15 September 1992 (1992-09-15)		
	column 1, line 52 - column 2, lin figure 4	e 21;	
	column 4, line 1 - line 22	•	
Α	US 3 654 570 A (CALVIN J. THOMAS)		1
	4 April 1972 (1972-04-04) column 2, line 32 - line 56; figu	re 3	
	DE 02 FO 100 A1 (CIENTAL AC CIEN	ILMG VO	1
A	DE 23 50 186 A1 (SIEMENS AG; SIEM 1000 BERLIN UND 8000 MUENCHEN)	IENS AG,	1
	24 April 1975 (1975-04-24)		
	page 7, line 7 - line 21; figure	4-	
		/	
χ Funi	er documents are listed in the continuation of box C.	X Patent family members are liste	d in annex.
* Special ca	legaries of cited documents:	*T* later document published after the 1	nternational (lling date
	ni delining the general state of the art which is not ered to be of particular relevance	or priority date and not in contlict w cited to understand the principle or	ith the application but theory underlying the
	ocument but published on or after the international	invention 'X' document of particular relevance; the	e claimed invention
"L" docume	nt which may throw doubts on priority claim(s) or	cannot be considered novel or can involve an inventive step when the	document is taken alone
citation	n or other special reason (as specified) and referring to an oral disclosure, use, exhibition or	"Y" document of particular relevance; the cannot be considered to involve an document is combined with one or	inventive step when the
other n	neans	ments, such combination being obtain the art.	rious to a person skilled
later th	nt published prior to the international filing date but an the priority date claimed	*& document member of the same pale	nt family
Date of the	ectual completion of the International search	Date of mailing of the international s	earch report
3:	1 January 2005	07/02/2005	
Name and n	nailing address of the ISA European Patent Office, P.B. 5818 Patentiaan 2	Authorized officer	
	NL - 2280 HV Rijswjk. Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Pastor Jiménez,	J-V

INTERNATIONAL SEARCH REPORT

International Application No
PEP2004/012146

		04/012146				
C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT Category © Citation of document, with indication, where appropriate, of the relevant passages Relevant to claim No						
Category	Challon of document, with indication, where appropriate, of the relevant passages	Helevani to claim No				
A .	PATENT ABSTRACTS OF JAPAN vol. 018, no. 509 (E-1610), 26 September 1994 (1994-09-26) & JP 06 177618 A (MURAȚA MFG CO LTD), 24 June 1994 (1994-06-24) abstract		1			
:	·					
	•		,			
				•		

INTERNATIONAL SEARCH REPORT

nformation on patent family members

International Application No F/EP2004/012146

Patent document cited in search report		Publication date		Patent family member(s)	Publication date	
US 5148132	Α	15-09-1992	WO	9213370 A1	06-08-1992	
US 3654570	Α	04-04-1972	NONE			
DE 2350186	A1	24-04-1975	NONE			•
JP 06177618	Α	24-06-1994	NONE			

INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen
/EP2004/012146

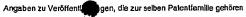
			<u> </u>
A. KLASSI IPK 7	FIZIERUNG DES ANMELDUNGSGEGENSTANDES H01P5/18		
Nach dar la	ternationalan Patentklassifikation (IDK) oder each der eathanalan Kla	sceffication and day IDV	
	lernationalen Patentklassifikalion (IPK) oder nach der nationalen Kla RCHIERTE GEBIETE	SSIIIAGION UNU GBI IPA	
	ter Mindest prüfstoff (Klassifikationssystem und Klassifikationssymb	ole)	
IPK 7	H01P H03H H03F		
	·		
<u> </u>			
Recherchier	te aber nicht zum Mindestprüfsloff gehörende Veröffentlichungen, s	oweil diese unter die recherchierten Gebiete	fallen .
Während de	r internation aten Recherche konsultierte elektronische Datenbank (/	Name der Datenbank und evtl. verwendete S	Suchbearlife)
EPO-In	ternal, PAJ, INSPEC, WPI Data		· · ·
C ALCHE	CENTI ICH ANGEGEREN INTERNA ACC		
	SENTLICH ANGESEHENE UNTERLAGEN		
Kategorie*.	Bezeichnung der Veröffentlichung, sowell erforderlich unter Angab	e der in Betracht kommenden Telle	Betr. Anspruch Nr.
Α	US 5 148 132 A (CHAPELL ET AL)		1
•	15. September 1992 (1992-09-15)	·	
	Spalte 1, Zeile 52 - Spalte 2, Ze	eile 21;	
	Abbildung 4		
	Spalte 4, Zeile 1 - Zeile 22		
A	US 3 654 570 A (CALVIN J. THOMAS))	· •
	4. April 1972 (1972-04-04)	shildung 2	
	Spalte 2, Zeile 32 - Zeile 56; Ab	bilidulig 3	
A	DE 23 50 186 A1 (SIEMENS AG; SIEM	IFNS AG	1
''	1000 BERLIN UND 8000 MUENCHEN)	ieno na,	•
	24. April 1975 (1975-04-24)		
	Seite 7, Zeile 7 - Zeile 21; Abbi	lldung 4	
		,	
	_ -	-/ 	
		• .	
	• • • •		
entno	ere Veröffentillchungen sind der Fortsetzung von Feid C zu ehmen	X Siehe Anhang Patenifamilie	
* Besondere	Kategorien von angegebenen Veröffentlichungen :	"T" Spätere Veröffentlichung, die nach dem oder dem Prioritätsdatum veröffentlicht	internationalen Anmeldedatum worden ist und mit der
aber ni	tlichung, die den altgemeinen Sland der Technik definiert, cht als besonders bedeutsam anzusehen ist	Anmeldung nicht kollidiert, sondern nur Erfindung zugrundellegenden Prinzips o	zum Verständnis des der
"E" älteres [Dokument, das jedoch erst am oder nach dem internationalen ledatum veröffentlicht worden ist	Theorie angegeben ist	
L. Veröffen	tlichung, die geelgnet ist, einen Prioritätsanspruch zweifelhaft er-	'X' Veröffentlichung von besonderer Bedeut kann allein aufgrund dieser Veröffentlich	ung; die beanspruchte Erlindung nung nicht als neu oder auf
andere	en zu lassen, oder durch die das Veröffentlichungsdatum einer n im Recherchenbericht genannten Veröffentlichung belegt werden	erfinderischer Tätigkeit herubend betrac	hțet werden
soli ode ausgefi	or die aus ernem anderen besonderen Grund angegeben ist (wie	kann nicht als auf erfinderischer Tätigke	it beruhend betrachtet
'O' Veröffer	itlichung, die sich auf eine mündliche Offenbarung,	werden, wenn die Veröffentlichung mit e Veröffentlichungen dieser Kategorie in \	/erbindung gebracht wird und
'P' Veröffen	nutzung, eine Ausstellung oder andere Maßnahmen beziehl tilchung, die vor dem internationalen Anmeldedatum, aber nach	diese Verbindung für einem Fachmann r *& Veröffentlichung, die Mitglied derseiben i	rahellegend ist
dem be	anspruchien Priorilätsdatum veröffentlicht worden ist bschlusses der Internationalen Recherche	Absendedatum des Internationalen Rec	
		4 4	
31	. Januar 2005	07/02/2005	
Name und P	ostanschrift der Internationalen Recherchenbehörde	Bevollmächtigter Bediensteter	
	Europäisches Palenlamt, P.B. 5818 Palenliaan 2 NL – 2280 HV Rijswijk		ļ
	Tel. (+3170) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Pastor Jiménez, J-	·V {

INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen
EP2004/012146

		004/012146	
	ing) ALS WESENTLICH ANGESEHENE UNTERLAGEN		
Kategorle*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.	
A	PATENT ABSTRACTS OF JAPAN Bd. 018, Nr. 509 (E-1610), 26. September 1994 (1994-09-26) & JP 06 177618 A (MURATA MFG CO LTD), 24. Juni 1994 (1994-06-24) Zusammenfassung	1	
	•		
į			
		-	
~			
	n.		

INTERNATIONALER RECHERCHENBERICHT



Internationales Aktenzeichen FF /EP2004/012146

Im Recherchenbericht angeführtes Patentdokumer	nt	Datum der Veröffentlichung		Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
US 5148132	Α	15-09-1992	WO	9213370 A1	06-08-1992
US 3654570	Α	04-04-1972	KEINE		
DE 2350186	A1	24-04-1975	KEINE		
JP 06177618	Α	24-06-1994	KEINE		